



## 2017 Symposium on VLSI Circuits

Accepted Paper No.: VLSI2017-C-00XXX

4	8	9	10	14
20	22	23	24	25
26	28	29	30	31
36	42	47	49	52
55	56	57	60	63
64	69	74	75	78
79	80	82	83	87
93	94	99	100	101
102	103	104	105	111
114	115	116	118	119
124	129	130	131	134
135	139	140	141	143
144	145	158	159	160
161	163	164	165	166
167	169	171	177	180
181	184	191	196	197
205	206	208	210	213
219	222	223	235	238
242	248	249	250	256
260	261	264	267	270
271	275	277	280	286
287	292	298	299	303
306	308	311	323	325